



Giuseppe Iannaccone

📍 Via Armando Diaz 4, 56123 Pisa, Italy

☎ +39 366 6709149

✉ giuseppe.iannaccone@unipi.it

Sex M | Data di nascita 28/04/1968 | Nationalità Italiana

ESPERIENZA LAVORATIVA

da novembre 2022

Prorettore Vicario dell'Università di Pisa

Supporta il Rettore nel definire le politiche di governo dell'Università di Pisa, con delega al coordinamento delle attività di ricerca e innovazione dell'Università.

da dicembre 2012

Professore ordinario di Elettronica

Dipartimento di Ingegneria dell'Informazione, Università di Pisa

- Coordinamento di progetti di ricerca europei e nazionali nel settore dei semiconduttori, della nanoelettronica, dell'hardware per intelligenza artificiale, delle tecnologie quantistiche.
- Direttore del Laboratorio QUEPE (Quantum Engineering and Physical Electronics)
- Presidente del comitato tecnico brevetti e proprietà intellettuale dell'Università di Pisa (fino al 2016).
- **Docenza:**
 - Elettronica (12 CFU, laurea in Ingegneria delle Telecomunicazioni)
 - Elettronica di potenza e controllo (9CFU, dal 2012) laurea magistrale in ingegneria elettronica
 - Neuromorphic Circuits and Devices (6 CFU dal 2021), laurea magistrale in ingegneria elettronica

gennaio 2017 – dicembre 2022

Presidente del consorzio interuniversitario di nanoelettronica (IUNET)

Consorzio di 14 università italiane of 12 nel settore della nano e microelettronica

da gennaio 2007

Fondatore di Quantavis s.r.l.

Società spin off dell'University of Pisa sull'elettronica dei semiconduttori, sensori intelligenti e cybersecurity

gennaio 2001 – dicembre 2012

Professore associato di Elettronica

Dipartimento di Ingegneria dell'Informazione, Università di Pisa

maggio 1996 - dicembre 2000

Ricercatore Universitario di Elettronica

Dipartimento di Ingegneria dell'Informazione, Università di Pisa

gennaio 1996 – maggio 1996

Ricercatore a tempo indeterminato

Consiglio Nazionale delle Ricerche - Pisa, Italy

FORMAZIONE

maggio 1996

Dottorato in ingegneria dell'Informazione (eccellente)

Università di Pisa, tesi: "Transport and noise phenomena in quantum effect devices"

aprile 1992

Laurea in Ingegneria Elettronica

Università di Pisa, Indirizzo di Microelettronica, voto 110 e lode

PREMI

Premi

Fellow dell' American Physical Society (APS) for "contributions to the theory of quantum transport and noise in mesoscopic and nanoelectronic devices and to their application in electronics" (2015).

Fellow dell' Institute of Electrical and Electronics Engineers (IEEE) for "contributions to modeling of transport and noise in nanoelectronic devices" (2015).

Sciabola “Mariponave” della Marina Militare, Accademia Navale (primo classificato negli esami di merito tra 416 allievi ufficiali di complemento nell’anno 1992).

ALTRE ABILITÀ

 Madre Lingua
 Altre Lingue

Italiano

	UNDERSTANDING		SPEAKING		WRITING
	Listening	Reading	Spoken interaction	Spoken production	
English	C1	C1	C1	C1	C2

Levels: A1/2: Basic user - B1/2: Independent user - C1/2 Proficient user
 Common European Framework of Reference for Languages

Capacità comunicative

Comunicazione pubblica e scientifica:

- 25 anni di lezioni universitaria con classi da 10 a 350 studenti
- ~150 interventi in conferenze internazionali, su temi legati all’attività di ricercar
- ~50 seminari pubblici e lezioni divulgative al pubblico generale su temi scientifici
- Coordinatore di molti progetti di ricerca con partneriariati internazionali.
- Organizzatore di eventi di comunicazione scientifica: TEDxPisa, Researchers’ night in Tuscany 2013
- Canale YouTube (7K+ iscritti): lezioni e comunicazione scientifica
- Podcast: “i21 with Giuseppe Iannaccone”

Capacità organizzative/manageriali

Gestione e coordinamento di progetti di ricercar internazionali con ampi partneriariati

Coordinatore (PI) di 5 progetti europei

- o Progetto europeo NANOTCAD (FP5 - V Framework Programme) [2000-2003]
- o Progetto europeo DEWINT (European Science Foundation & FP6) [2007-2010]
- o Progetto europeo SHINE (FP7 – Researcher’s Night)[2013]
- o Progetto europeo QUEFORMAL (h2020 – FET OPEN) [2019-2021]
- o Progetto europeo AUTOCAPSULE (h2020 – FET PROACTIVE) [2020-2023]

Coordinatore (P di 3 progetti nazionali

- o Progetto PRIN 2004 “Advanced architectures and models for nanoMOSFETs” [2005/6]
- o Progetto MISE (FAR/FAS) “CleverHome” [2012-2014]
- o Progetto PRIN 2017 “FIVE2D” [2019-2021]

Responsabile di unità (co-PI) di 18 progetti europei con partneriariati

- o 9 EC Framework Programme Projects: FinFLASH (FP6) [2005-2007], SINANO (FP6) [2004-2007], PullNano (FP6),[2006-2009], OneLab (FP6)[2008-2010], Nanosil (FP6) [2008-2010], Onelab2 (FP7)[2010-2012], STEEPER (FP7)[2010-2013], GRADE (FP7)[2012-2014], WASP (h2020)[2019-2021], AUTHENTIC (h2020)[2021-2022]
- o 9 ENIAC/ECSEL JU Projects: MODERN [2009-2012], ERG [2011-2013], E2SG [2012-2014], LAB4MEMS [2013:2015], LAB4MEMS2 [2015-2018], CONNECT [2017-2019], REACTION [2018-2021], PROGRESSUS [2020-2022], CHARM [2020-2022].

Responsabile di unità (co-PI) di 2 progetti nazionali con partneriariati

- o 1 PRIN MIUR Project 2001 “Single Electron Devices” [2002-2003]
- o 1 FIRB Project “Advanced technologies for high-density non-volatile memories”

Responsabili di numerosi progetti bilaterali con grandi imprese

[e.g. NXP, Infineon, Dialog Semiconductors, Silvaco International, ENEL]

Supervisione di 30 studenti di dottorato
INFORMAZIONE AGGIUNTIVA

Dati bibliografici

Database	Pubblicazioni	Citazioni	h factor
Google Scholar	366	20177	56
Scopus	355	11008	45

 Link to publications: <https://scholar.google.com/citations?user=LBMmKiAAAAAJ&hl=it>

Autorizzo il trattamento dei miei dati personali ai sensi del Dlgs 196 del 30 giugno 2003 e dell’art. 13 GDPR

